



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B12015-MIPI DSI

PART NO : _____

VERSION : V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



Revision History

Revision No.	History	Page No.	Date	Reviser
V1.00	初版	2~15	2013-01-02	Thy
V1.01	支持 ZPP Store	2-14	2013-07-12	Thy
V1.02	增加解码异常处理	2-14	2013-07-12	Thy

目录

1	软件注册	4
2	人机界面	6
3	使用说明	7



1 软件注册

软件注册请依照下列步骤进行注册。

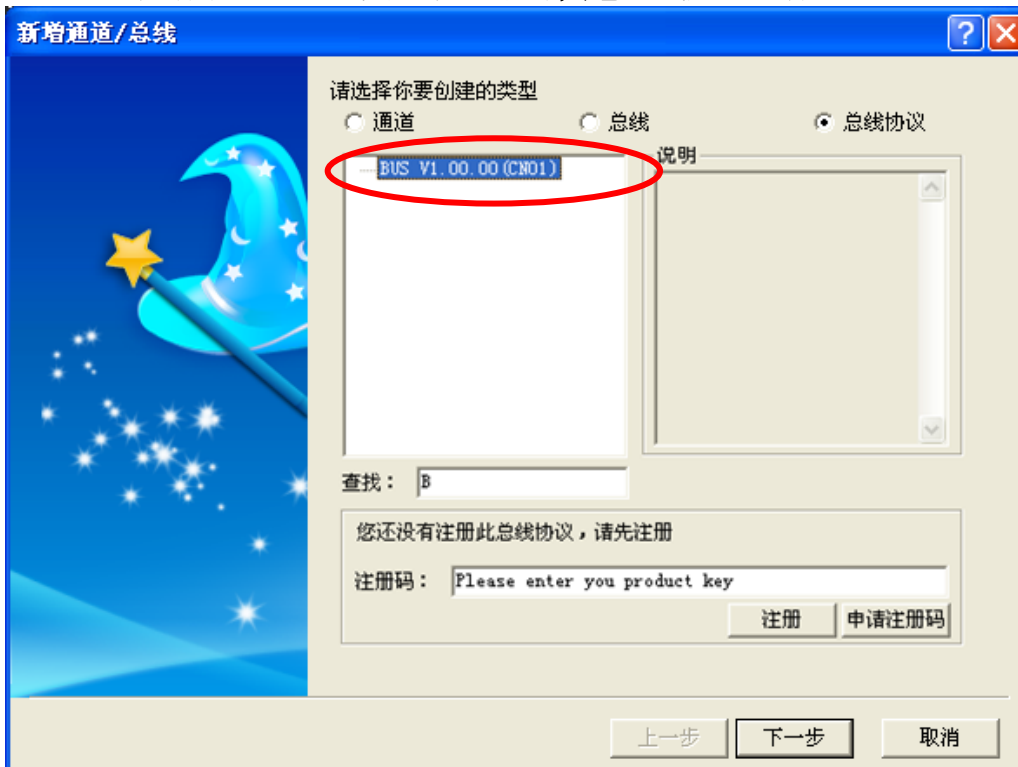
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

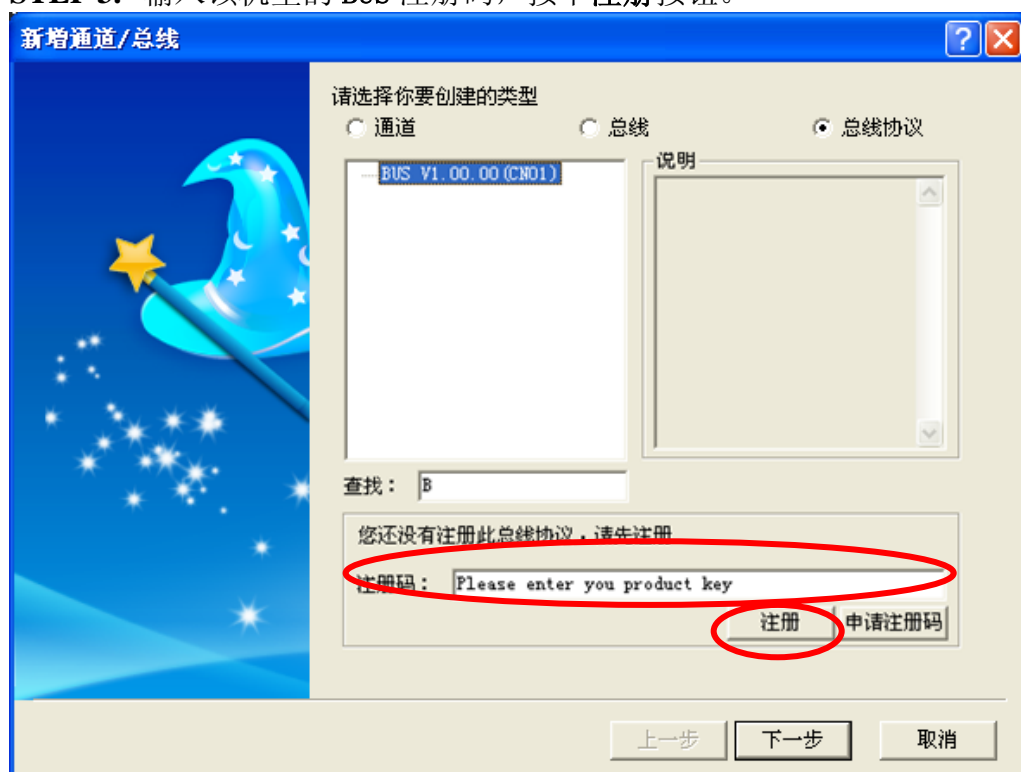
STEP 1. 打开逻辑分析仪软体，在采样->新增通道/总线菜单，调出新增通道/总线对话框。



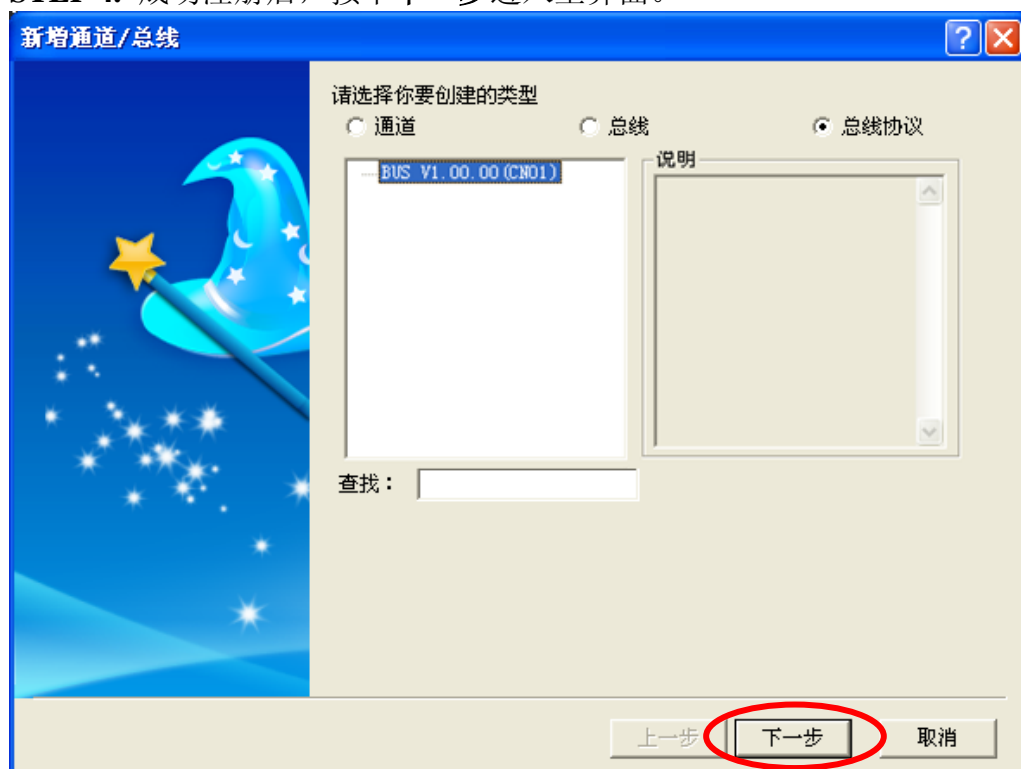
STEP 2. 在新增通道/总线对话框，展开其它总线类，选择 BUS。



STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。



2 人机界面

设定部分，请参考下图界面。

设定页



MIPI DSI 总线协议

通道设定

差分正端: A0 差分负端: A1

总线协议设定

☐ CLOCK Lane 解码 ☒ Data0 Lane 解码

初始传输方向: 处理器到外设

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
HSCM		默认	ULPS		默认
LPM		默认	Turnaround		默认
Control Mode		默认	High Speed Mode		默认
Escape Mode		默认	Short Packet		默认
Long Packet		默认			

默认值 上一步 下一步 取消

通道设定:

差分正端: Clock Lane 解码模式下为 CLK+, Data0 Lane 解码模式下为 D+;

差分负端: Clock Lane 解码模式下为 CLK-, Data0 Lane 解码模式下为 D-。

总线协议设定:

MIPI DSI 有两种解码模式, 可选择 Clock Lane 解码或 Data0 Lane 解码。

初始传输方向的可选项有“处理器到外设”和“外设到处理器”，默认为“处理器到外设”，只有选择 Data0 Lane 解码模式下才可用。

总线协议格式设定:

可依使用者喜好调整各封包颜色。使用者也可自定义 Long Packet、Short Packet 二进制、十进制、十六进制或 ASCII 码显示；波形区、封包列表各进制显示受模组控制。默认进制显示以主程式控制，选择项显示为默认。

3 使用说明

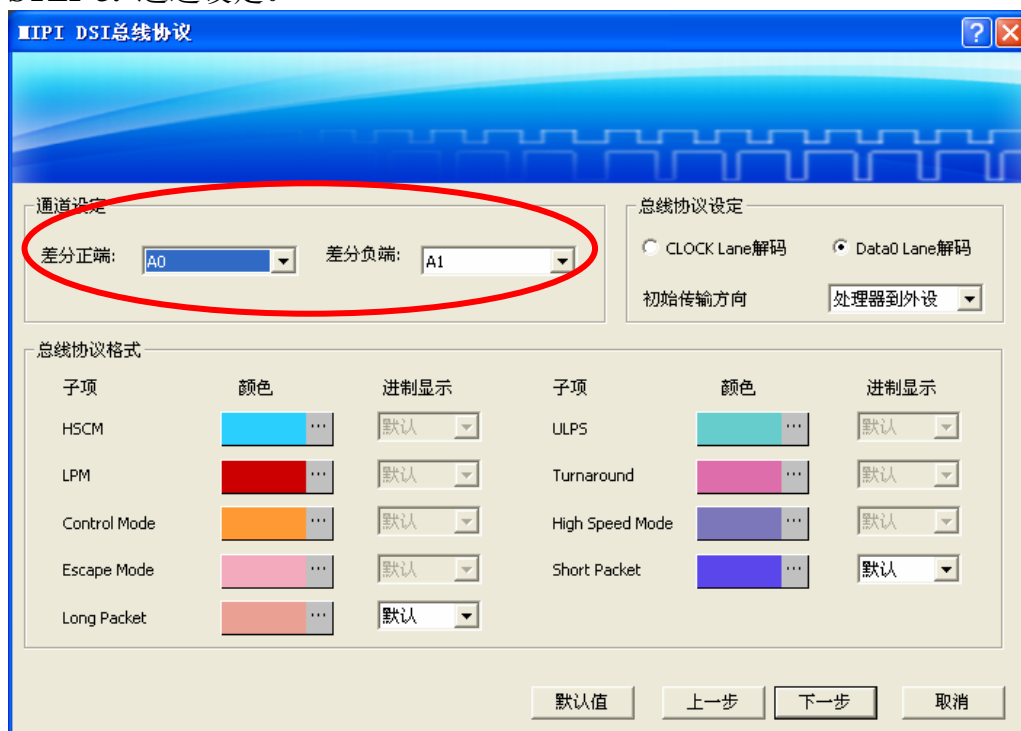
STEP 1. 在采样->新增通道/总线菜单，调出新增通道/总线对话框。



STEP 2. 在总线属性对话框，展开 IC 接口，点选 MIPI DSI V1.02.00(CN01)，再单击下一步按钮，调出该模组设定对话框。



STEP 3. 通道设定。



IPI DSI总线协议

通道设定

差分正端: A0 差分负端: A1

总线协议设定

☐ CLOCK Lane解码 ☒ Data0 Lane解码

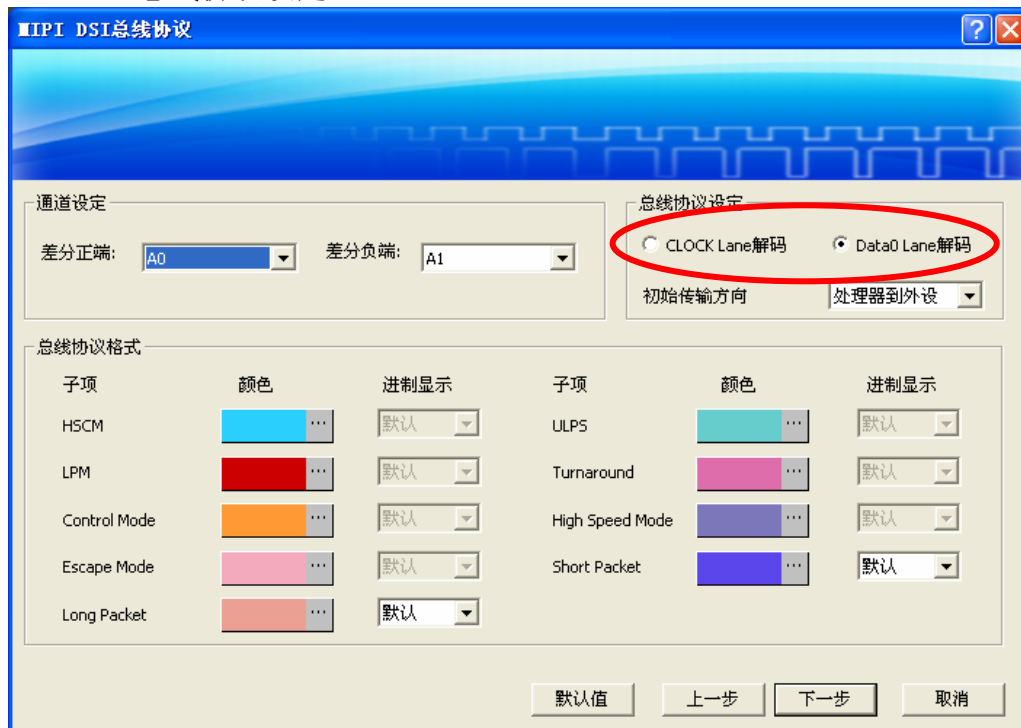
初始传输方向: 处理器到外设

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
HSCM		默认	ULPS		默认
LPM		默认	Turnaround		默认
Control Mode		默认	High Speed Mode		默认
Escape Mode		默认	Short Packet		默认
Long Packet		默认			

默认值 上一步 下一步 取消

STEP 4. 总线协议设定。



IPI DSI总线协议

通道设定

差分正端: A0 差分负端: A1

总线协议设定

☐ CLOCK Lane解码 ☒ Data0 Lane解码

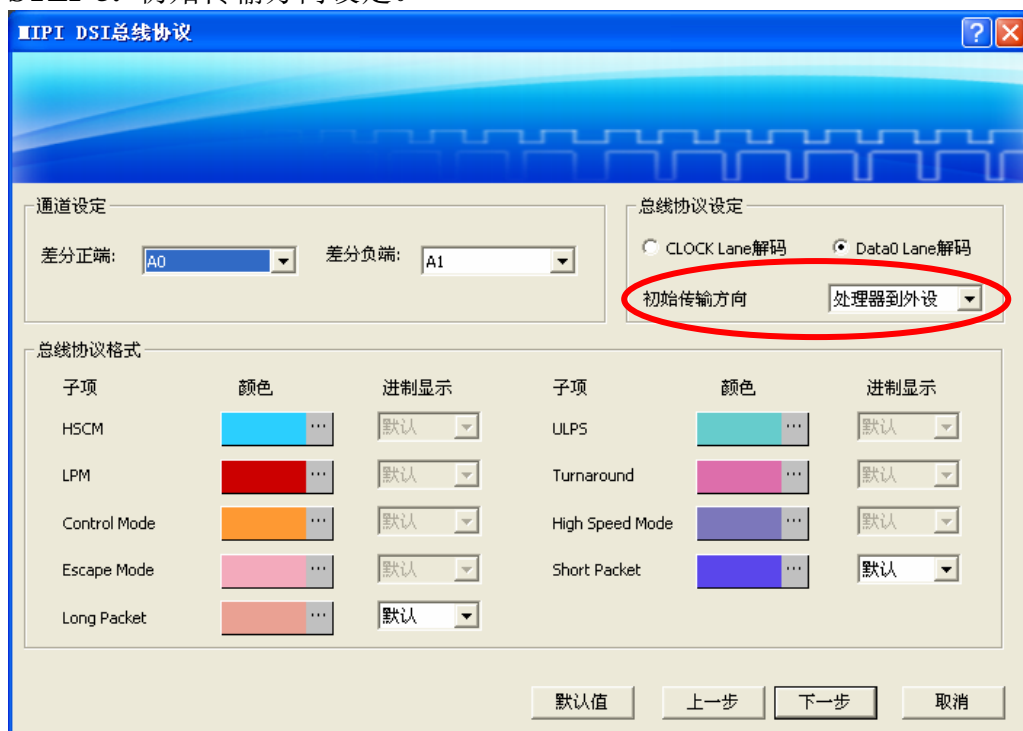
初始传输方向: 处理器到外设

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
HSCM		默认	ULPS		默认
LPM		默认	Turnaround		默认
Control Mode		默认	High Speed Mode		默认
Escape Mode		默认	Short Packet		默认
Long Packet		默认			

默认值 上一步 下一步 取消

STEP 5. 初始传输方向设定。



MIPI DSI总线协议

通道设定
差分正端: A0 差分负端: A1

总线协议设定
☐ CLOCK Lane解码 ☒ Data0 Lane解码
 初始传输方向: 处理器到外设

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
HSCM		默认	ULPS		默认
LPM		默认	Turnaround		默认
Control Mode		默认	High Speed Mode		默认
Escape Mode		默认	Short Packet		默认
Long Packet		默认			

默认值 上一步 下一步 取消

STEP 6. 总线协议格式设定。



MIPI DSI总线协议

通道设定
差分正端: A0 差分负端: A1

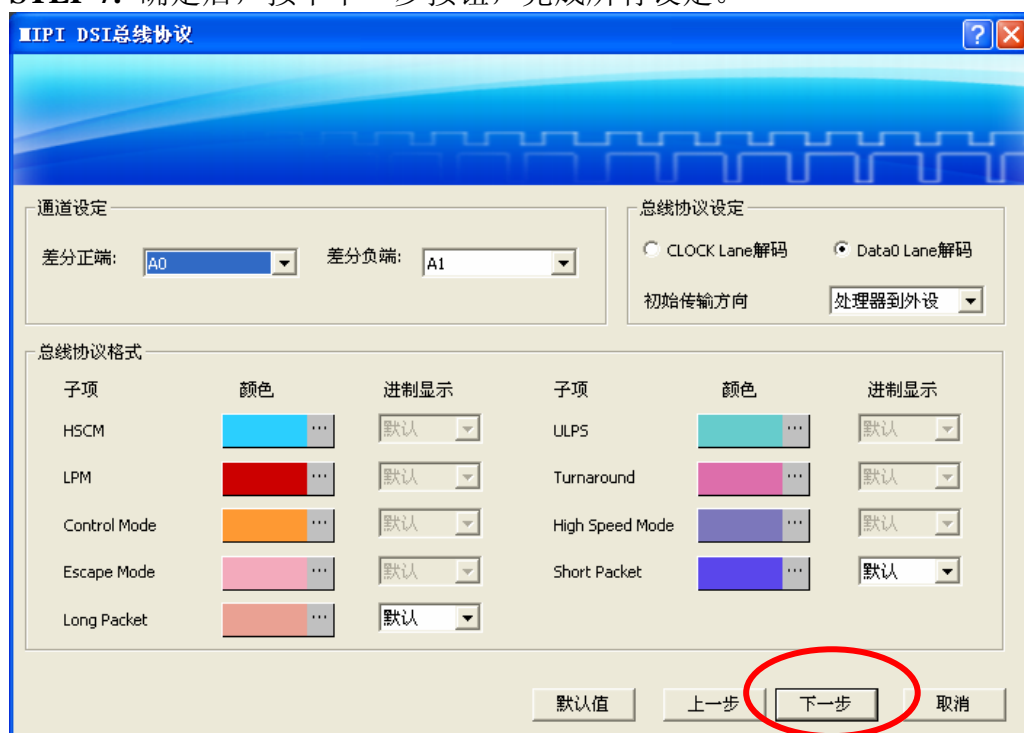
总线协议设定
☐ CLOCK Lane解码 ☒ Data0 Lane解码
 初始传输方向: 处理器到外设

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
HSCM		默认	ULPS		默认
LPM		默认	Turnaround		默认
Control Mode		默认	High Speed Mode		默认
Escape Mode		默认	Short Packet		默认
Long Packet		默认			

默认值 上一步 下一步 取消

STEP 7. 确定后，按下下一步按钮，完成所有设定。



STEP 8. 输入总线名称及点选是否清除软件中其它的总线和通道，按下完成按钮。



STEP 9. 总线协议解码完成图示，设定条件为上升沿触发、内存为 128K、采样频率为 100MHz。（采样频率最好是待测讯号的 4 倍以上）

FM07F1D



封包列表

